

Gruppeneinteilung für Versuch 5 der zweiten Versuchsreihe

Die nachfolgenden Tabellen enthalten die geplante Gruppeneinteilung für die Präsentation von Versuch 5 der zweiten Versuchsreihe. Hierbei soll jede Gruppe im Praktikumsraum 00-022 in Gebäude 051 innerhalb von 20 Minuten das FPGA auf dem ALTERA-Board (siehe *Das ALTERA-Board für Versuch 5*) mit der von Ihnen implementierten Recheneinheit aus Aufgabe 1, Versuch 4, Versuchsreihe 2 programmieren, die entsprechenden Pins mit der Ein- und Ausgabereinheit verbinden und den anwesenden Tutoren vorführen.

Diese Präsentation ist Teil der Prüfungskriterien des Hardware-Praktikums, geht allerdings nicht in die Notengebung ein. Entgegen der Ankündigung auf den WWW-Seiten finden die Vorführungen jeweils eine Woche später statt, d.h. am 03.07.2002 und 10.07.2002.

MITTWOCH 03.07.2002		
TUTOREN: STRAMPP, NOPPER		
UHRZEIT:	GRUPPEN:	
9.00 – 9.20 Uhr	06-02	
	06-03	
	06-04	
	06-05	
	06-06	
	06-07	
	9.30 – 9.50 Uhr	01-01
01-03		
01-04		
01-05		
01-06		
01-08		
01-09		

MITTWOCH 03.07.2002	
TUTOREN: FRÖLICH, FALK, LECHMANN	
UHRZEIT:	GRUPPEN:
11.30 – 11.50 Uhr	04-01
	04-02
	04-03
	04-04
	04-05
	04-06
	04-07
	04-08
	04-09

MITTWOCH 10.07.2002	
TUTOREN: STRAMPP, NOPPER	
UHRZEIT:	GRUPPEN:
9.00 – 9.20 Uhr	02-01
	02-02
	02-03
	02-04
	02-05
	02-06
	02-07
9.30 – 9.50 Uhr	03-01
	03-02
	03-03
	03-04
	03-05
	03-06
	03-07

MITTWOCH 10.07.2002	
TUTOREN: FRÖLICH, FALK, LECHMANN	
UHRZEIT:	GRUPPEN:
11.30 – 11.50 Uhr	03-08
	05-01
	05-02
	05-03
	05-04
	05-05
	05-06
	05-07
	05-08