ALBERT-LUDWIGS-
UNIVERSITÄT FREIBURG
INSTITUT FÜR INFORMATIK

Prof. Dr. Bernd Becker
Andreas Hett

Datenblatt III zur Vorlesung

Technische Informatik II (WS 1999/2000)

SRAM CY7C191-45

(2^{16} Adressen und 4-Bit Worte)

Symbol	Name	min	max
t_{acc}	Lesezugriffszeit	3.0	45.0
t_{SAW}	Setup-Zeit von A bis W	0.0	
t_{SAEW}	Setup-Zeit von A bis Ende W	35.0	
t_{HWA}	Hold-Zeit von A nach W	0.0	
w	Schreibpulsweite	22.0	
t_{SDEW}	Setup-Zeit von D bis Ende W	15.0	
t_{HWD}	Hold-Zeit von D nach W	0.0	

EPROM HN27C256AG-12

(2^{15} Adressen und 8-Bit Worte)

Symbol	Name	min	max
t_{acc}	Lesezugriffszeit	5.0	120.0

UART XR-16C450

Name	min	max
Setup-Zeit A bis $/oe$	10.0	
Output enable Zeit		75.0
Output disable Zeit		60.0
Lesezykluszeit	60.0	
Setup-Zeit A bis $/w$	25.0	
Hold-Zeit A nach Ende von $/w$	5.0	
Pulsweite	50.0	
Setup-Zeit D bis Ende von $/w$	15.0	
Hold-Zeit D nach Ende von $/w$	25.0	
Schreibzykluszeit	80.0	