Seminar: VLSI und MCM Routing

Prof.Becker WS 1999/2000
Mi. 14.15h–15.45h, Geb. 051, Raum 00-006
Fragen an: Frank Schmiedle, Nicole Drechsler

Datum	Vortragsthema/Literatur	Vortragende(r)
20.10.99	**Verdrahtung in der physikalischen Synthese – ein Überblick**, Sherwani/Bhingarde/Panyam: Routing in the Third Dimension, S.1-26.	**F.Schmiedle**
27.10.99	**Placement und Global Routing für Standardzellen und Gate-Arrays**, Kolla/Molitor/Osthof: Einführung in den VLSI-Entwurf, S.50-60, S.177-190.	**P.Stiegeler**
3.11.99	**Placement und Global Routing beim Makrozellenentwurf**, Kolla/Molitor/Osthof: Einführung in den VLSI-Entwurf, S.190-194; Sherwani: Algorithms for VLSI Physical Design Automation (2nd Edition):S.223-236, S.248-263.	**N.N.**
10.11.99	**Detailed Routing: Algorithmen für Kanalverdrahtungsprobleme**, Sherwani/Bhingarde/Panyam: Routing in the Third Dimension, S.65-91.	**D.Unruh**
17.11.99	**Detailed Routing: Algorithmen für freie Verdrahtungsprobleme**, Kolla/Molitor/Osthof: Einführung in den VLSI-Entwurf, S.194-200.	**D.Große**
24.11.99	**Eine probabilistische Verdrahtungsstrategie: der Random Router**, Matuszewski/Schmiedle/Schönfeld: Technical Report No.125, Inst.f.Informatik, Uni Freiburg; Markert: Komponenten für eine probabilistische Verdrahtungsstrategie, Studienarbeit.	**A.Markert**
1.12.99	**Compaction - Nachbearbeitung von verdrahteten Instanzen**, Sherwani: Algorithms for VLSI Physical Design Automation (2nd Edition):S.423-448.	**M.Büche**
8.12.99	**Over-The-Cell Routing (OTC) – Einführung und 3-Schicht-Verfahren ohne Schichtwechsel**, Sherwani: Algorithms for VLSI Physical Design Automation (2nd Edition):S.345-353; Sherwani/Bhingarde/Panyam: Routing in the Third Dimension, S.216-238.	**C.Faller**
15.12.99	**Over-The-Cell Routing – 3-Schicht-Verfahren mit Schichtwechsel**, Sherwani/Bhingarde/Panyam: Routing in the Third Dimension, S.239-274.	**T.Nopper**
22.12.99	**Verdrahten von FPGAs**, Sherwani: Algorithms for VLSI Physical Design Automation (2nd Edition), S.451-471.	**N.N.**
12.1.99	**Routing Algorithmen für MCMs mit wenigen Schichten**, Sherwani/Bhingarde/Panyam: Routing in the Third Dimension, S.132-136,275-301.	**K.Strampp**
19.1.99	**Routing Algorithmen für allgemeine MCMs**, Sherwani/Bhingarde/Panyam: Routing in the Third Dimension, S.302-334.	**M.Welte**
26.1.99	**SEGRA - ein neues Routing Verfahren für MCMs**, Cha/Rim/Nakajima: SEGRA: A Very Fast General Area Router for Multichip Modules, IEEE Transactions on CAD of Integrated Cirtuits and Systems, Vol.18, No 5, S.659-665, May 1999.	**N.N.**
2.2.99	**Ein symbolischer Ansatz zur exakten Lösung des Verdrahtungsproblems**, Schmiedle/Drechsler/Becker: Exact Routing using Symbolic Representation, ISCAS, S.VI:394-VI:397, 1999; Unruh: Einschränkung des Lösungssuchraumes für exaktes Verdrahtung, Studienarbeit.	**D.Unruh**
9.2.99	**Routing mit Hilfe von Heuristiklernen**, Drechsler/Becker: Learning Heuristics by Genetic Algorithms, ASP-DAC, S.349-352, 1995; Matuszewski/Schmiedle/Schönfeld: Technical Report No.125, Inst.f.Informatik, Uni Freiburg.	**N.Drechsler/ F.Schmiedle**